

LABORATORIUM - ELEKTRONIKA			
Układy kombinacyjne			
wykonali:	data:	<i>podpis prowadzącego:</i>	<i>ocena:</i>

1. Zadana przez prowadzącego tabela stanów funkcji logicznej (OUT_z):

l.p.	A	B	C	OUT_z
0	0	0	0	
1	0	0	1	
2	0	1	0	
3	0	1	1	
4	1	0	0	
5	1	0	1	
6	1	1	0	
7	1	1	1	

l.p.	A	B	C	D	OUT_z
0	0	0	0	0	
1	0	0	0	1	
2	0	0	1	0	
3	0	0	1	1	
4	0	1	0	0	
5	0	1	0	1	
6	0	1	1	0	
7	0	1	1	1	
8	1	0	0	0	
9	1	0	0	1	
10	1	0	1	0	
11	1	0	1	1	
12	1	1	0	0	
13	1	1	0	1	
14	1	1	1	0	
15	1	1	1	1	

2. Postać sumacyjna funkcji:

$$OUT_z = \sum$$

3. Minimalizacja:

	A	0	1
BC			
00			
01			
11			
10			

	AB	00	01	11	10
CD					
00					
01					
11					
10					

$$OUT_z =$$

4. Projekt układu należy zamieścić na odwrocie protokołu.