

LABORATORIUM - ELEKTRONIKA			
Zasilanie układów elektronicznych			
wykonali:	data:	<i>podpis prowadzącego:</i>	<i>ocena:</i>

Tabela 1. Zadane przez prowadzącego parametry zasilacza do zaprojektowania.

Napięcie wyjściowe	V
Maksymalny prąd obciążenia	A

ZAPROJEKTOWANY UKŁAD
(w projekcie podać wszystkie obliczone/założone parametry składających się na niego elementów)

	U_T [V]	U_A [V]
R1=1 kΩ		
R1=50 Ω		

Napięcie na wyjściu rozbudowanego zasilacza dla obciążenia 1 kΩ, po uprzednim ustawieniu właściwego napięcia wyjściowego dla 50 Ω: