

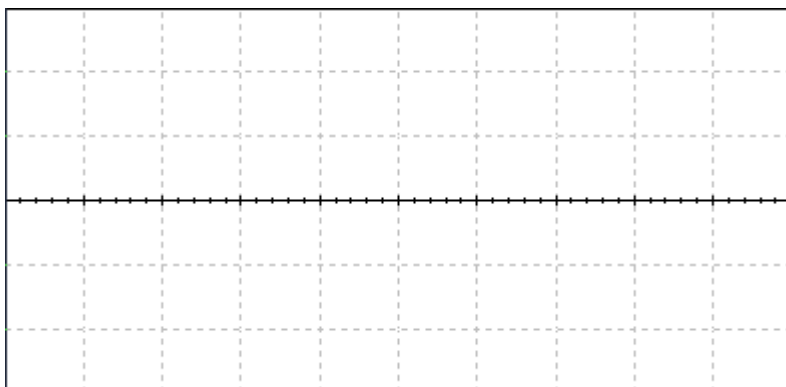
2. Przetwornik DA (CA) - Tabela 2:

	Uref1 = 12 [V] Uref2 = -12 [V]	Uref1 = 5 [V] Uref2 = -5 [V]	Uref1 = 10 [V] Uref2 = 0 [V]	Uref1 = 5 [V] Uref2 = 0 [V]
pomierzona rozdzielczość przetwornika [V]				
obliczona rozdzielczość przetwornika 10 bit [V]				
obliczona rozdzielczość przetwornika 12 bit [V]				
obliczona rozdzielczość przetwornika 16 bit [V]				

3. Warunki prawidłowej (optymalnej) pracy przetworników AD i DA:

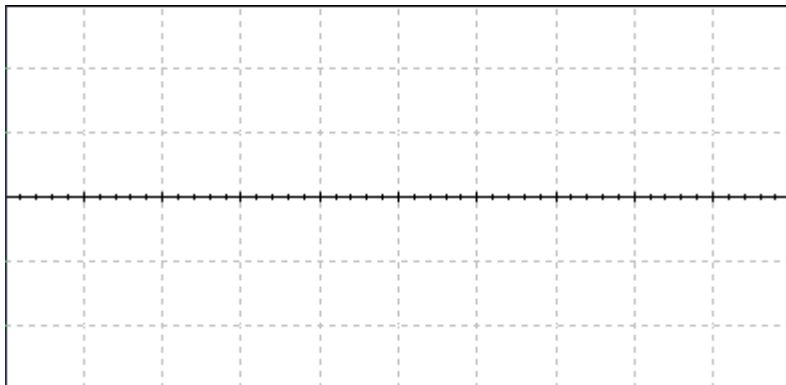
Kształty przebiegów na wyjściu i wejściu układu dla następujących parametrów wejścia:

- sygnał sinusoidalny, częstotliwość 500 Hz, amplituda 10 V.



Miejsce na wnioski z wykresów:

- sygnał sinusoidalny, częstotliwość 200 Hz, amplituda 10 V.



- sygnał sinusoidalny, częstotliwość 40 Hz, amplituda 12 V.

